

Dalyko sando aprašas

Dalyko sando kodas <i>(Course unit code)</i>	BKAR2114
Dalyko sando pavadinimas <i>(Course unit title)</i>	Kompiuterių architektūra
Dėstytojo (-jų) pedagoginis vardas, vardas ir pavardė <i>(Name and title of lecturer)</i>	Doc. dr. Antanas Mitašiūnas
Katedra, centras	Informatikos katedra
Fakultetas, padalinys	Matematikos ir informatikos fakultetas
Dalyko sando lygis <i>(Level of course)</i>	Pirmosios pakopos
Semestras <i>(Semester)</i>	Rudens (3)
ECTS kreditai <i>(ECTS credits)</i>	4,5
VU kreditai <i>(VU credits)</i>	3
Auditorinės valandos	Viso dalyko 64
	Paskaitų 32
	Seminarų
	Laboratorinių darbų 32
	Konsultacijų
Reikalavimai <i>(Prerequisites)</i>	INFB2114
Dėstomoji kalba <i>(Language of instruction)</i>	Lietuvių
Dalyko sando tikslai ir numatomi gebėjimai <i>(Objectives and learning outcomes)</i>	Kurso tikslas - supažindinti studentus su kompiuterių architektūra, tame tarpe su mikroprocesorių architektūra, įskaitant duomenų formatus, komandų sistemą, pertraukimų sistemą, atminties organizavimą, assemblerio notacijos sistema.
Dalyko sando turinys <i>(Course unit content)</i>	Šiame kurse yra nagrinėjami kompiuterių architektūros klausimai, remiantis Intel tipo mikroprocesoriaus architektūra. Įvadinėje kurso dalyje apžvelgiamos CISC ir RISC tipo architektūros. Yra nagrinėjami CISC architektūroje taikomi mikroprogramavimo pagrindai. Pagrindinėje kurso dalyje yra apžvelgiamos bendrosios Intel mikroprocesoriaus komponentės ir savybės, tokios kaip: duomenų registrai, duomenų formatai, adresų registrai, vykdomojo adreso

	<p>formavimo aparatas, adresavimo režimai, pertraukimų mechanizmas, portų sistema, operatyvi atmintis, absoliutaus adreso formavimo aparatas, komandų sistema, o taip pat koprocatoriaus architektūra, duomenų formatai, komandų sistema.</p> <p>Lygiagrečiai paskaitoms vyksta praktiniai užsiėmimai personalinių kompiuterių klasėje, kurių metu yra sistemingai nagrinėjamas programavimas IBM PC assemblerio kalba, derinimo režimas, programavimo sistema, ryšys su operacine sistema MS-DOS.</p>
Pagrindinės literatūros sąrašas (<i>Reading list</i>)	<ol style="list-style-type: none"> 1. A.Mitašiūnas. Kompiuterių architektūra. Mokymo priemonė. Vilniaus universitetas. Vilnius, 2003. http://www.mif.vu.lt/katedros/cs/Asmen/Kompiuteriu%20architektura.pdf 2. P.Abel. IBM PC Assembly language and programming, third edition. Prentice Hall International, Inc., 1995. 3. L.V.Dao, Mastering the 8088 microprocessor.
Papildomos literatūros sąrašas	
Mokymo metodai (<i>Teaching methods</i>)	Paskaitos ir laboratoriniai darbai
Lankomumo reikalavimai (<i>Attendance requirements</i>)	100%
Atsiskaitymo reikalavimai (<i>Assessment requirements</i>)	Egzaminas raštu ir žodžiu
Vertinimo būdas (<i>Assessment methods</i>)	Egzamino rezultatai (70%) ir laboratorinių darbų užduotys (30%)
Aprobuota katedros	2004-08-31
Patvirtinta Studijų programos komiteto	2004-09-14